



Силабус курсу Системне програмування та архітектура комп'ютерів

Ступінь вищої освіти - бакалавр
Спеціальність 122 «Комп'ютерні науки»
Освітньо-професійна програма: «Комп'ютерні науки»

Рік навчання: I, Семестр: II

Кредитів: 5 Мова викладання: українська

Керівник курсу

III

к.т.н., доцент Осолінський Олександр Романович

Контактна інформація oso@wunu.edu.ua, +380501063782

Опис дисципліни

Дисципліна «Системне програмування та архітектура комп'ютерів» спрямована на ознайомлення студентів з необхідних теоретичних знань з основ побудови та архітектури сучасних комп'ютерів і практичних навичок з основ системного програмування.

Завдання навчальної дисципліни «Системне програмування та архітектура комп'ютерів»: ознайомити студентів із принципами побудови і функціонування сучасних комп'ютерів і комп'ютерних систем, їх структуру, порядок виконання команд і програм у комп'ютері, принципів побудови та функціонування пристроїв сучасних ПК, основні принципи створення програм мовою Асемблера. Здобути практичні навички використання основних директив, операторів, процедур та бібліотек мови Асемблер.

Структура курсу

Години (лек./лаб.)	Тема	Результати навчання	Завдання
2/4	Тема 1. Програмування мовою Асемблер	Знати основи системного програмування. Знати етапи розвитку мови Асемблер. Знати та вміти проведення повного циклу створення програми мовою Асемблер	Питання, лабораторна робота
2/4	Тема 2. Відлагодження програми.	Знати стратегії відлагодження програм мови асемблера. Знати та вміти застосовувати відлагоджувач GNU.	Питання, лабораторна робота
4/4	Тема 3. Основні директиви та оператори мови асемблера. Операції пересилання даних.	Знати основні директиви, оператори асемблера, як подаються дані. Знати та вміти використовувати команди пересилання даних загального призначення, команди роботи зі стеком, з адресами та вказівками, команди перетворення даних, введення та виведення в порт, пересилання бітів умов.	Питання, лабораторна робота
2/4	Тема 4. Основні арифметичні операції	Знати та вміти застосовувати команди додавання чисел, перетворення типів, віднімання та множення, ділення. Команди двійково-десятькової арифметики та точки зупину.	Питання, лабораторна робота
2/4	Тема 5. Логічні команди, команди	Знати та вміти застосовувати логічні команди булевих операцій, команди зсування,	Питання, лабораторна робота

	зсуву та передання керування.	безумовного та умовного передання керування, команди керування циклами.	робота
2/2	Тема 6. Процедури	Процедури. Базові поняття. Визначення процедури. Виклик процедури. Повернення до точки виклику. Використання пам'яті та реєстрів у процедурах.	Питання, лабораторна робота
2/-	Тема 7. Обробка стрічок та організація вводу-виводу.	Знати, як використовувати процедури, як організовується виклик процедури, повернення до точки виклику. Використання пам'яті та реєстрів у процедурах. Організацію файлового вводу-виводу, виведення повідомлень і чисел, введення з консолі.	Питання
2/-	Тема 8. Основні поняття про сучасний комп'ютер	Знати організацію зв'язків між функціональними вузлами комп'ютера. Знати основні характеристики комп'ютера.	Питання
2/4	Тема 9. Архітектури фон Неймана та Гарвардська архітектура. Ієрархічний принцип побудови апаратних та програмних засобів комп'ютерів	Поняття архітектури комп'ютера. Завдання етапу розробки архітектури. Історичний огляд архітектур комп'ютерів. Архітектурні принципи Джона фон Неймана. Гарвардська архітектура. Типи сучасних комп'ютерів.	Питання, лабораторна робота
2/4	Тема 10. Цифрові логічні схеми	Вміти використовувати логічні елементи, логічні функції, складати комбінаційні схеми. Вміти використовувати програмовані логічні інтегральні схеми. Знати як працює арифметико-логічний пристрій. Вміти будувати в сеці середовищі, послідовні схеми, тригери, суматори.	Питання, лабораторна робота
2/2	Тема 11. Організація пам'яті.	Вміти виконувати основні операції з пам'яттю. Знати типи пам'яті, блоки пам'яті, розширення пам'яті, як проводиться адресація, принципи зберігання багатобайтних даних та вирівнювання даних.	Питання, лабораторна робота
2/4	Тема 12. Системи команд. Структура і формати команд. Способи адресації операндів	Системи команд процесора. Принципи формування системи команд комп'ютера. Формати команд. Загальна характеристика способів адресації операндів. Безпосередня, пряма і непряма адресація. Відносна адресація. Базова адресація	Питання, лабораторна робота
2/4	Тема 13. Алгоритми обробки інформації та їх архітектурні рішення	Вміти застосовувати операції та розподіляти на групи. Знати алгоритми виконання арифметичних операцій над двійковими числами та їхні архітектурні рішення. Вміти використовувати алгоритми і пристрої для виконання логічних операцій. Знати особливості виконання операцій десяткової арифметики та алгоритм додавання і віднімання чисел з плаваючою крапкою.	Питання, лабораторна робота

4/2	Тема 14. Універсальні мікропроцесори	Знати характеристики і класифікацію мікропроцесорів, особливості архітектури мікропроцесорів фірми Intel, структуру мікропроцесора, систему команд, способи адресації.	Питання, лабораторна робота
-----	---	--	-----------------------------

Літературні джерела

1. Тарарака В.Д. Архітектура комп'ютерних систем: навчальний посібник. – Житомир :ЖДТУ, 2018. – 383 с.
2. Галісеєв Г. Системне програмування. К.: Університет "Україна". 2019. - 111с.
3. Noam Nisan, Shimon Schocken, The Elements of Computing Systems, second edition: Building a Modern Computer from First Principles 2nd Edition. 2021. 344P.
4. Jim Ledin, Modern Computer Architecture and Organization: Learn x86, ARM, and RISC-V architectures and the design of smartphones, PCs, and cloud servers, 2nd Edition, 2022.
5. Intel Corporation. Intel® 64 and IA-32 Architectures Software Developer's Manual Combined Volumes: 1, 2A, 2B, 2C, 2D, 3A, 3B, 3C, 3D, and 4. Submitted: May 01, 2018 Last updated: May 27, 2020. URL: <https://software.intel.com/content/www/us/en/develop/download/intel-64-and-ia32-architectures-sdm-combined-volumes-1-2a-2b-2c-2d-3a-3b-3c-3d-and4.html>.
6. Ed Jorgensen, Ph.D. x86-64 Assembly Language Programming with Ubuntu, Version 1.1.44, May 2022
7. TI-RSLK, Texas Instruments Robotics System Learning Kit. URL: <https://www.ti.com/lit/ml/swrp141/swrp141.pdf?ts=1695418985444>
8. Осолінський О.Р. Опорний конспект лекцій з дисципліни «Системне програмування та архітектура комп'ютерів» для студентів спеціальності 122 «Комп'ютерні науки». - Тернопіль: ЗУНУ, 2021. - 80 с.
9. Осолінський О.Р. Методичні вказівки до виконання лабораторних робіт з дисципліни «Системне програмування та архітектура комп'ютерів» для студентів спеціальності 122 «Комп'ютерні науки». - Тернопіль: ЗУНУ, 2021. - 40 с.

Політика оцінювання

Політика щодо дедайннів та перескладання: Перескладання модулів відбувається із дозволу деканату за наявності поважних причин (наприклад, лікарняний).

Політика щодо академічної доброчесності: Списування під час контрольних робіт та екзаменів заборонені (в т.ч. із використанням мобільних пристроїв). Мобільні пристрої дозволяється використовувати лише під час он-лайн тестування.

Політика щодо відвідування: Відвідування занять є обов'язковим компонентом оцінювання. За об'єктивних причин (наприклад, хвороба, міжнародне стажування) навчання може відбуватись в он-лайн формі за погодженням із керівником курсу.

Оцінювання

Заліковий модуль 1	Заліковий модуль 2	Заліковий модуль 3	Екзамен
20 %	20 %	20 %	40 %
1. Виконання та захист лабораторних робіт (6 робіт по 5 балів) – 30 балів 2. Модульна контрольна робота – 70 балів	1. Виконання та захист лабораторних робіт (6 робіт по 5 балів) – 30 балів 2. Ректорська контрольна робота – 70 балів	1. Виконання завдань під час тренінгу – 20 балів 2. Написання та захист КПІЗ – 80 балів	1.Тестові завдання (25 тестів по 2 бали) – 50 балів 2.Завдання 1 – 25 балів 3.Завдання 2 – 25 балів

Шкала оцінювання:

За шкалою ЗУНУ	За національною шкалою	За шкалою ECTS
90-100	відмінно	A (відмінно)
85-89	добре	B (дуже добре)
75-84		C (добре)
65-74	задовільно	D (задовільно)
60-64		E (достатньо)
35-59	незадовільно	FX (незадовільно з можливістю повторного складання)
1-34		F (незадовільно з обов'язковим повторним курсом)